

電源電圧変動試験器

経済産業省 平成25年度補正予算事業
「地域オープンイノベーション促進事業」により導入

性能及び仕様

製造所:(株)ノイズ研究所

型式:VDS-2002

導入年度:平成26年度

仕様:

入力電圧範囲:AC90~264V 50/60Hz、
DC0~125V

出力電圧範囲:AC0V~入力電圧+20%(最大290V)、
DC0V~入力電圧

出力電流能力:AC16Arms~40Arms、DC16A

ディップアップレベル:0~120%

繰返し回数:1~1000回又は無限繰返し

インターバルサイクル:サイクル設定0.5~500c/s、
時間設定1s~100s

ディップサイクル:サイクル設定0.01~5000c/s、
時間設定0.1ms~100s

ディップフェーズ:位相角度設定0~360deg、
時間設定0~16.6ms



用途

国際規格のIEC規格に準じた電圧変動に対する耐性を評価する